

熵碼學院 第三期 (112年)

積體電路佈局工程師實務技能培訓

Technical Training Course for IC Layout Engineer

近年來新興領域的電子商品快速發展，大眾對電子商品的需求更甚以往；然隨著新世代來臨，青年於半導體產業的發展空間與機會卻不如從前。熵碼學院秉持孕育人才與回饋社會的責任理念，希望所有對IC佈局有興趣與熱誠的學員，都能擁有在業界蓬勃發展的機會，期許每個台灣人才都能走向自身嚮往之未來。

陣容堅強的師資團



力旺電子資深專案經理陳宣安領其技術團隊親自授課

20 年半導體產業經驗，IC Layout 最專業的業師

本課程由力旺電子子公司熵碼科技所創立之教育平台開設，師資陣容來自力旺電子技術團隊。力旺電子深耕半導體產業 20 餘年，至今已有近千項國際專利，客戶遍佈全球，目前已是全球最大的非揮發性記憶體 IP 供應商。本次課程旨在將產業實戰經驗傳授給學員，讓學員快速學會 IC Layout 設計技能，拓展工作機會。

本課程適合



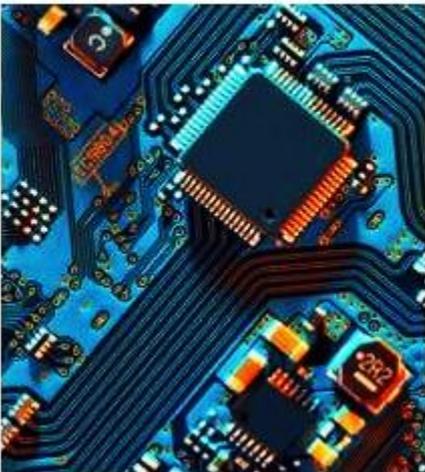
- 欲轉換跑道尋求機會之在職人士
- 想培養一技之長，成就終生職涯者
- 能夠團隊合作，與人交流共同成長者
- 喜歡動手操作，完成作品獲得成就感者
- 無相關學經歷，但有志學習 IC Layout 者

本課程將帶給你



- 一份企業認可的專業能力證明
- 由業界翹楚傾囊相授之事半功倍的佈局技巧
- 模擬業界新人職訓、循序漸進的授課方式
- 適用所有製程的 IC Layout 重點觀念
- 無相關學經歷也能掌握之深入淺出的內容

課程大綱



1. Linux 系統操作
2. 佈局軟體操作
3. Technology Process
4. Design Rule 使用
5. Standard Cell 佈局設計
6. 邏輯電路佈局技巧與實作
7. 類比電路佈局技巧與實作
8. DRC & LVS 除錯技巧
9. ESD 佈局技巧與實作
10. 專案規劃與整合



課程說明會

第一場次 2023/06/01 (四) 15:00 – 17:00

第二場次 2023/06/01 (四) 19:00 – 21:00

[點此報名說明會 >>](#)

★★★ 2023/05/29 (一) 報名截止 ★★★



直接報名課程

為保障課程品質，學員以 10 人為限 (採甄選)，課程報名後將各別通知安排面談
培訓期間，學員出席率須達 85% 且結訓成績在 80 分以上，方可取得結訓證明

[點此前往課程報名表 >>](#)

★★★ 2023/07/31 (一) 報名截止 ★★★



課程資訊

- 課程日期: 2023/08/21 – 2023/12/15
- 課程教師: 力旺電子資深專案經理陳宣安
- 課程地點: 力旺電子 Room 36
- 課程時數: 408 小時
- 課程費用: 免費
- 招生對象: 大專以上畢業 / 82 年次以後
(無理工相關背景可)
- 上課時間: 每週 一、三、五 09:00-18:00
(二、四 09:00-18:00 開放上機練習)



聯絡我們



Ada Huang

yinghsun@pufsecurity.com

更多內容



Copyright © PUFsecurity corporation. All Rights Reserved.

PUFsecurity

03-5601010

新竹縣竹北市台元一街5號8樓

Our Website

